

DS4 - Corrigé type CCiNP

Concurrence

Q1. il peut y avoir des conflits de lecture/écriture.

Par un exemple, un thread lit la valeur de la variable a , le deuxième thread lit cette même valeur, le thread 1 la modifie et le thread 2 écrase cette modification sans en tenir compte.

Q2. On attend l'algo de Peterson.

Q3. Il faut initialiser le tableau pas-pis à true. Avec cette hypothèse, montrons l'invariant.

Avant la boucle: ensemble vide, rien à vérifier.

Inv: Supposons que $\forall id < i-1$, id a terminé la partie 1 du code et considérons le i^e tour de boucle. Pour sortir du while, on doit lire `pas-pis[id]` à false et donc le thread d'indice i a fait cette affectation, au moment où cette affectation est faite, il détient le `mutex[id]` mais pour passer au $(i+1)^e$ tour de boucle il faut l'acquérir ainsi qd on y arrive on est sûr que le thread i a relâché le mutex et donc terminé la partie 1.

Q4. Pour que tout le monde entre en partie 2, la boucle doit être terminée et c'est nécessaire par l'invariant que tous les threads aient terminé la partie 1 pour que ce soit possible.

Q5. Le thread qui est le plus avancé de la boucle for, disons qu'il est à l'indice i_0 pourra forcément avancer si on a supposé que tous les threads ont terminé la partie 1. Si deux threads sont dans le m tour de boucle, au moins l'un des deux pourra acquérir le mutex $[i_0]$. Il y a donc toujours au \ominus un thread qui peut avancer et pas d'interblocage.

Q6. On peut considérer le nb total de tours de boucles à effectuer par l'ensemble des threads. La q° précédente garantit qu'il décroît strictement. Il deviendra donc nul et alors tout le monde entre en partie 2. La condition est donc bien suffisante.

III Discipline de lecture de l'écriture

- Q 13
- Q 14
- Q 15
- Q 16

1000 ← 2000 ← 3000 ← 4000 ← 5000 ← 6000 ← 7000 ← 8000 ← 9000 ← 10000 ← 11000 ← 12000 ← 13000 ← 14000 ← 15000 ← 16000 ← 17000 ← 18000 ← 19000 ← 20000 ← 21000 ← 22000 ← 23000 ← 24000 ← 25000 ← 26000 ← 27000 ← 28000 ← 29000 ← 30000 ← 31000 ← 32000 ← 33000 ← 34000 ← 35000 ← 36000 ← 37000 ← 38000 ← 39000 ← 40000 ← 41000 ← 42000 ← 43000 ← 44000 ← 45000 ← 46000 ← 47000 ← 48000 ← 49000 ← 50000 ← 51000 ← 52000 ← 53000 ← 54000 ← 55000 ← 56000 ← 57000 ← 58000 ← 59000 ← 60000 ← 61000 ← 62000 ← 63000 ← 64000 ← 65000 ← 66000 ← 67000 ← 68000 ← 69000 ← 70000 ← 71000 ← 72000 ← 73000 ← 74000 ← 75000 ← 76000 ← 77000 ← 78000 ← 79000 ← 80000 ← 81000 ← 82000 ← 83000 ← 84000 ← 85000 ← 86000 ← 87000 ← 88000 ← 89000 ← 90000 ← 91000 ← 92000 ← 93000 ← 94000 ← 95000 ← 96000 ← 97000 ← 98000 ← 99000 ← 100000